

【パネル討論】 高位合成を有効活用するか？活用をあきらめるか？

(モデレータ) 福井 正博[†] (立命館大)

(パネリスト) 石浦菜岐佐 (関西学院大)

泉 知論 (立命館大)

山田晃久 (シャープ)

[†]立命館大学 理工学部電子情報デザイン学科

〒525-8577 滋賀県草津市野路東 1-1-1

E-mail: [†]mfukui@se.ritsumeai.ac.jp

あらまし C 言語からの高位合成の有効な活用方法について、様々な用途の観点、使用者および開発者の観点を交えて議論し、課題と希望を明確にする。パネリストは、LSI システムの設計、合成システムの開発、活用に関する専門家である。

キーワード 高位合成, C ベース設計

[Panel Discussion] High-level synthesis; will it be useful or useless?

Moderator: Masahiro FUKUI[†] (Ritsumeikan Univ.)

Panelist: Nagisa ISHIURA (Kwansei Gakuin Univ.)

Tomonori IZUMI (Ritsumeikan Univ.)

Akihisa YAMADA (SHARP)

[†]Department of VLSI System Design, Ritsumeikan University

1-1-1 Noji-higashi, Kusatsu, Shiga 525-8577, Japan

E-mail: [†]mfukui@se.ritsumeai.ac.jp

Abstract As to utilizing high-level synthesis tools effectively, we plan to discuss from the views of LSI designers, high-level synthesis developers, and users. Panelists are invited from experts of those areas.

Keyword High-level synthesis, C base design