

9 最適化

♣ 最適化とは何か

♣ コンパイラはどんなことをしてくれるのか

9.1 コード最適化とは

最適化 ([]) とは、生成するコードを [] すること

(注: 本当に [] にするわけではない)

1. 実行時の []
2. 実行時の []
3. [] のサイズ

分類 (計算機の情報を使うレベル)

1. 機械 [] : 種々の計算機に共通の最適化 ([] を対象に行われる)
2. 機械 [] : 命令セットや計算機の特性まで考慮した最適化

分類 (使う情報のレベル)

1. [] 的: プログラムの一部だけを見て、その部分だけを最適化する
2. [] 的: プログラム全体を見て、データの流れなどを分析し、最適化する

9.2 コード最適化の手法

1. 定数の畳み込み ([])

```
int a = 3*2;
...
double b = a+16.5;
unsigned int x = 65530+10;
```

⇒

```
int a = 6;
...
double b = 22.5;
unsigned int x = [ ] ;
/* int が 16bit の場合 */
```

2. [] ([])

```
a = (a+b)/(c-d)-(c-d);
c = (c-d)*a;
d = (c-d)*b;
```

⇒

```
r = c-d;
a = (a+b)/[ ] - [ ] ;
c = [ ] *a;
d = [ ] *b;
```



[] 組ではこの最適化が行ないやすい

(+,a,b,t1)	
(-,c,d,t2)	
(/, [] , [] ,t3)	⇒
(-,c,d,t4)	
(-,t3,t4, [])	
(-,c,d,t5)	
(*,t5,[] , [])	
(-,c,d,t6)	
(*,[] , [] ,d)	

(+,a,b,t1)	
(-,c,d,t2)	
(/,t1,t2,t3)	
(-,t3,[] ,a)	
(*,[] ,a,c)	
(-,c,d,t6)	
(*,[] ,b,d)	

共通部分式の抽出が難しいと思われる場合は、括弧でくくってやるとよいことがある

$a = b/(c+d) - a*(b+c+d); \Rightarrow a = b/(c+d) - a*([]);$

3. 複写伝播 ([])

x = y;	⇒	x = y;
z = x+1;		z = [] ;
w = x;		w = [] ;

4. [] の除去 ([])

実行されない命令を除去

goto aaa;	⇒	goto aaa;
w = y;		aaa: x = a+b;
aaa: x = a+b;		

以後参照されない変数への代入を除去

x = y;	⇒	z = y+1;
z = y+1;		w = z*3;
w = z*3;		

5. コードの移動 ([])

特にループの外への移動が有効

for (i=0; i<100; i++)	⇒	w = [] ;
x[i] = 10*a[k]+y[i];		for (i=0; i<100; i++)

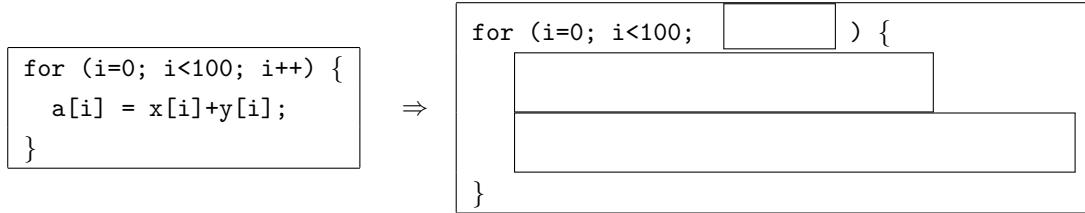
x[i] = w+y[i];

6. ループ制御変数の変換

s = 0;
for (i=0; i<100; i++) {
s += a[i];
}
i++ と *(a+i*SIZE) の計算が必要

s = 0;
for (p=a; p< [] ; p++) {
s += [] ;
}
p+=SIZE と *p の計算で済む

7. ループ展開 ([])



複数の演算器を同時に使える計算機に有効

8. [] 展開 ([])

```

void push(int d)
{sp++; s[sp]=d;}

int pop()
{int d=s[sp]; sp--; return d;}

int main(void)
{
    ...
    a = b * c;
    push(a);
    push(b);
    d = e + pop();
    ...
}

```

⇒

```

int main(void)
{
    ...
    a = b * c;
    [ ]
    [ ]
    d = e + w;
    ...
}

```

9. 演算子の強さの軽減

R1 に 2 をかける (乗算命令)

⇒ R1 に R1 を足す (加算命令)

⇒ R1 を 1 ビット左シフトする (シフト命令)

R1 に 10 をかける (乗算命令)

⇒ R1 を [] したものと [] したもの
を足す (加算命令)

除算

⇒ [] の乗算

10. 変数のレジスタへの割り付け

変数の生存期間、使用される可能性を解析し、これをもとに決定

11. 命令順序の入れ換え

特に命令パイプライン方式のプロセッサでは有効

lw \$1,24(\$9) ; \$1=Mem[\$9+24] add \$3,\$1,\$2 ; \$3=\$1+\$2 add \$6,\$4,\$5 ; \$6=\$4+\$5	⇒	lw \$1,24(\$9) add \$6,\$4,\$5 add \$3,\$1,\$2
--	---	--

☆ 命令パイプライン方式による実行

(a) 命令間のデータ依存がない場合

1: add \$10,\$1,\$2	IF \$1,\$2	ID EX +	MM	WB \$10			
2: sub \$11,\$3,\$4	IF \$3,\$4	ID EX -	MM	WB \$11			
3: add \$12,\$5,\$6	IF \$5,\$6	ID EX +	MM	WB \$12			
4: sub \$13,\$7,\$8	IF \$7,\$8	ID EX -	MM	WB \$13			

(b) 命令間に依存がある場合

1: add \$3,\$1,\$2	IF \$1,\$2	ID EX +	MM	WB \$3			
2: sub \$11,\$3,\$4	IF stall	■ stall	■ stall	ID \$3,\$4	EX -	MM	WB \$11
3: add \$12,\$5,\$6				IF \$5,\$6	ID EX +	MM	WB \$12
4: sub \$13,\$7,\$8				IF \$7,\$8	ID EX -	MM	WB \$13

(c) 命令の入れ換えを行った場合

1: add \$3,\$1,\$2	IF \$1,\$2	ID EX +	MM	WB \$3			
3: add \$12,\$5,\$6	IF \$5,\$6	ID EX +	MM	WB \$12			
4: sub \$13,\$7,\$8	IF \$7,\$8	ID EX -	MM	WB \$13			
2: sub \$11,\$3,\$4	IF \$3,\$4	ID EX -	MM	WB \$11			

☆ 【注】「バイパス回路」を持つプロセッサでは、(b) の依存関係は stall 無しで実行可能。

1: add \$3,\$1,\$2	IF \$1,\$2	ID EX +	MM	WB \$3			
2: sub \$11,\$3,\$4	IF ↓,\$4	ID EX -	MM	WB \$11			
3: add \$12,\$5,\$6	IF \$5,\$6	ID EX +	MM	WB \$12			
4: sub \$13,\$7,\$8	IF \$7,\$8	ID EX -	MM	WB \$13			

☆ 「バイパス回路」を用いても、ロード命令 (lw) 直後のレジスタ参照には 1 サイクルの stall が生じるので、命令入れ換えが有効

1: lw \$1,24(\$8)	IF \$8	ID EX +	MM Mem	WB \$1			
2: add \$3,\$1,\$2	IF stall	■ stall	ID ↓,\$2	EX +	MM	WB \$3	
3: add \$6,\$4,\$5			IF \$4,\$5	ID EX +	MM	WB \$6	



Nagisa ISHIURA